

第11回 超スマート社会推進フォーラム

9/26
FRIDAY

超スマート
社会に向けた

半導体 技術の未来

Envisioning Semiconductor Technologies Toward Super Smart Society

社会ニーズの未来トレンドの視点と、社会を支える半導体技術シーズの将来動向の視点の両面から、
今後の超スマート社会に向けた知見をご紹介いただくフォーラムを開催します。
未来志向の挑戦や新たな産業創出の可能性について、産学官の知見を共有し、
グローバルな視点でこれからの社会を構想します。



■ 西嶋 健人氏
経済産業省
「我が国の半導体
政策について」



■ 小森 隆行氏
株式会社 SUMCO
「半導体市場と技術
の動向～超スマート
社会と半導体～」



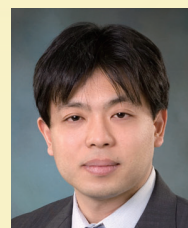
■ 池田 紳一郎氏
株式会社
ソシオネクスト
「ソリューション SoC が
牽引するチップレット
時代の技術進化」



■ 出口 淳氏
キオクシア株式会社
「記憶検索型 AI
～生成 AI 時代に
おけるフラッシュ
メモリの役割とは～」



■ 新庄 直樹氏
富士通株式会社
「富士通の H P C
向け高性能
C P U」



■ 西山 伸彦氏
東京科学大学
「光電融合技術の
現状と将来展望」



講演者によるパネルディスカッション

ファシリテーター：若林 整氏 | 東京科学大学 集積Green-niX⁺ 教授

日時

2025 年 9 月 26 日 (金)
13:00 ～ 18:00 【懇親会】18:10 ～ 19:50

参加

参加費 無料

※懇親会は別途参加費を
頂戴しております。
(一般 2,000 円 学生 1,000 円)

会場

東京科学大学 大岡山キャンパス 西 9 号館
デジタル多目的ホール
+ Zoom

事前登録は

QR コードから ▶▶▶



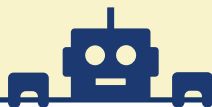
■ お問い合わせ：超スマート社会推進コンソーシアム事務局 inquiry@e.titech.ac.jp

■ 主催：超スマート社会推進コンソーシアム ■ 共催：国立大学法人 東京科学大学、超スマート社会卓越教育院

■ 協賛：IEEE Japan Council、(公社) 応用物理学会、(公社) 計測自動制御学会、(一社) 情報処理学会、(一社) 電子情報技術産業協会、
(一社) 電子情報通信学会、(一社) 日本建築学会、(一財) 光産業技術振興協会、(株) みらい創造インベストメンツ (現在申請中)

■ 後援：(一社) 日本電子デバイス産業協会 (NEDIA)

集積 Green-niX 研究・人材育成拠点、EISESiV コンソーシアム、集積システム材料産学連携コンソーシアム
磐田市、大田区、川崎市、蔵前工業会、目黒区、横浜市経済局 (現在申請中)



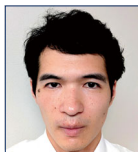
開会の辞



中村 健太郎 氏 | 東京科学大学 新産業創成研究院 研究院長

13:00 ~

基調講演



西嶋 健人 氏 | 経済産業省 商務情報政策局 情報産業課 室長補佐

「我が国の半導体政策について」

経済産業省では、2021年に「半導体・デジタル産業戦略」を策定し、2023年6月に戦略の改定を行ったところです。本戦略をもとに進めてきた日本の半導体政策の概要について紹介します。

13:05 ~

講演 1



小森 隆行 氏 | 株式会社SUMCO 広報・IR室長

「半導体市場と技術の動向 ~ 超スマート社会と半導体 ~」

超スマート社会を実現するためには最先端ロジック半導体だけでなく、通信、センサー、電力など様々な半導体が必要です。最近の半導体動向と見通しについて、その一部をご報告します。

13:45 ~

講演 2



池田 紳一郎 氏 | 株式会社ソシオネクスト グローバルリーディンググループ 先端テクノロジーユニット チーフエンジニア

「ソリューション SoC が牽引するチップレット時代の技術進化」

スマート社会の実現に向けたクラウド AI やエッジ AI の台頭により、大規模半導体はチップレットの時代を迎えています。本講演では、ソシオネクストの SoC 開発におけるチップレットへの最先端の取り組みを紹介します。

14:10 ~

14:35 ~ 14:45 休憩

講演 3



出口 淳 氏 | キオクシア株式会社 先端技術研究所 AI・システム研究開発センター グループ長

「記憶検索型 AI ~ 生成 AI 時代におけるフラッシュメモリの役割とは ~」

半導体と生成 AI に関連する現状の課題、そして、そこから繋がる記憶検索型 AI (記憶が AI を形作り、差別化していくというコンセプト) の概要、および、そこで担う SSD / フラッシュメモリの役割について紹介します。

14:45 ~

講演 4



新庄 直樹 氏 | 富士通株式会社 富士通研究所 先端技術開発本部 本部長

「富士通の HPC 向け 高性能 CPU」

富士通は「京」以来スーパーコンピュータで使用する高性能 CPU を開発して来ました。本講演では「京」、富岳での開発と成果を振り返るとともに、現在開発中の次世代 CPU FUJITSU-MONAKA シリーズについて紹介します。

15:10 ~

講演 5



西山 伸彦 氏 | 東京科学大学 技術研究組合光電子融合基盤技術研究所 教授 / 研究開発本部長

「光電融合技術の現状と将来展望」

AI 時代に必須とされる光電融合技術の現状と将来展望を概説します。東京科学大学や世界で展開されている光電融合技術の基盤技術や、なぜこの技術が必要とされているのかを議論していきます。

15:35 ~

コンソーシアム紹介



篠田 浩一 氏 | 東京科学大学 情報理工学院 情報工学系 教授

16:00 ~

16:20 ~ 16:35 休憩・写真撮影

パネルディスカッション



ファシリテーター：若林 整 氏 | 東京科学大学 集積 Green-nix⁺ 教授

16:35 ~

閉会の辞

17:55 ~

18:00 ~ 18:10 懇親会場への移動

懇親会 @つばめテラス

※別途参加費、一般：2,000円 学生：1,000円

18:10 ~